講義科目名称: 計算機ハードウェアC C3-B05-30 科目コード: 19120

英文科目名称: Computer Hardware C

2 2 で で で で で で で で で で で で で で で で で で	必修(教職「情報」必修)
	あるプロセッサ、メモリ、入出力装置、通信装置などの仕組み・
	/ - / / / - / / / HI// WE! A C / EINE /
コンピュータの	歴史
	ータの歴史について説明する.
ハスを確認する タの基本構成と	
タの基本構成に	ついて説明する. また, 情報論理演算について説明する.
	要素,2進数演算などについて確認すると良い. 要素とその役割についてまとめると良い.
	論理演算と論理回路について説明する.
数学,論理演算	[について確認すると良い.
式の構成要素や	組み立て方についてまとめると良い. AL2,
タの命令と動作	:
	命令とその動作について説明する.
レスの生成とア	ドレスの種類についてまとめておくと良い.
題:論理演算や	² 進数演算などの問題を課す.
の 1	
	lみについて説明する. として記憶装置の役割について確認すると良い.
	ことに記憶装置の役割について確認すると良い。 いて読み出しや書き込みの手順について確認すると良い.
<i>a</i> .0	
	計算方法やアクセス時間の計算方法などについて説明する. また
についても説明]する.
	ついて調べておくと良い. ついてまとめ適当な演習を行い理解すると良い.
), O P P P P P P P P P P P P P P P P P P	
レーア キーボ	ード・マウス,モニターなどの仕組みについて説明する.また接続
ても説明する.	
	:ついてどんなものがあるのか調べると良い. ·リアルインターフェースとパラレルインターフェースの違いをまとめ
	リアルイング フェーハビ・アレルイング フェーハの遅いせょこの
題・命令や記憶	装置に関する計算などの問題を課す.
	、ットワークの分類やLANケーブルの違いなどを説明する. こついて調べることとネットワークがつながる仕組みについて調べると
トワークの分類	iについてまとめておくと良い.
ク通信	
	はなどについて説明する.またIPアドレスについて説明を行う.
>!!! ドレスとその役	ハて理解を深めておくと良い. 割について理解すると良い.
カの外色に合物	5.64-
	1914 る尺度やシステムの稼働率計算などの説明を行う.
ピュータの信頼	性に関する技術について調べておくと良い.
ノムの稼働挙計	算とその周辺の計算について理解すると良い.
	明する. また, その開発プロセスなどについても説明する.
	・ムについて調べるとよい. こと比較してその特徴を理解すると良い.
こ ユー・ノマグ1円/以	CONTRACTOR CONTRACTOR TO CONTR
	コ確バタタピピ 質に数式 タタピレ題 の役ピ記 ので、に性関 とてな端い 題 ット ト ククミド タタピテ テなン認スののユュ 算つ学の の内クス: 1割ュ憶 記い能す しも入子・・・・トワ ワ 通の冠レ ののユム ム組ととを基基一一 い、構 命でッの論 と一装 憶いのる て説出に 命 に一 一 信通デス 性信一の に込ーン認構構のの 説理要 とわん成演 のの置 容て尺計 ・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・

	12 アセンブリ言語その1 低級言語として知られるアセンブリ言語について説明する. 準備:コンピュータの命令と動作について理解しておくと良い. 復習:シミュレータを紹介するので,とにかく触れてシミュレータに慣れてもらうと良い. レポート課題:これまでの内容とアセンブリ言語の問題を課す. AL2, AL3 13 アセンブリ言語その2
	アセンブリ言語プログラムを紹介しながらアセンブリプログラムについて説明する.また,講義を振り返り,改めて重要な点を確認する.準備:とにかくシミュレータを触り,慣れておくと良い.復習:講義で説明したアセンブリプログラムを再度実行し,その動作を確認しておくと良い.AL2,AL3
	1~13回目の講義を振り返り, 講義全体の内容を確認する. レポート課題についても解説を行う AL3, AL4
	15 総合試験 これまでの講義をふまえ、総合試験を行う. 準備:講義内容を復習し、まとめておくこと.
授業形態	講義と演習 AL1: 0回, AL2: 12回, AL3: 12回, AL4: 1回, AL5: 0回, AL6: 0回
達成目標	基本情報技術者試験のテクノロジ分野の一部問題が理解できることが目標である.具体的には下記にあげる
	項目を理解できること. 計算機ハードウェアの主な構成要素を理解できる(基礎) プロセッサの基本動作について理解できる.(基礎) 記憶装置に関する計算が理解できる.(基礎) ネットワーク装置の基礎について理解できる.(基礎) システムの信頼性や稼働率について理解できる.(発展) アセンブリ言語の基本について理解できる.(発展)
評価方法・フィー ドバック	レポート課題およびWebテスト(40%), 定期試験(60%)の合計により成績を評価する. 課題については,後日解説を行う.
評価基準	達成目標1~6の理解度を総合して評価する. 秀: 90点以上(1~6), 優: 80点以上(1~5), 良: 70点以上(1~4), 可: 60点以上(1~3). 不可: 59点以下とする. ただし, ()は達成目標の項目を指している. ()内を理解していることおよび, 与えられた課題を十分に こなしていることが目安である.
教科書・参考書	教科書:浅川,稲垣,稲葉,『基本情報技術入門』コロナ社 参考書:ロン・ホワイト『ビジュアル版コンピューター&テクノロジー解体新書』SB Creative, 2015. 吉川雅弥,泉知論『コンピュータのしくみ』コロナ社, 2017.
履修条件	なし
履修上の注意	なし
準備学習と課題の 内容	事前に対象回について調べると良い(1時間). 復習を行い理解を深め、わからない点を明らかにするよう努めること(1時間). できる限り前回までの講義内容を自分のものにしてから次回の講義に臨むこと.
ディプロマポリ シーとの関連割合 (必須)	知識・理解:50%, 思考・判断:25%, 関心・意欲:10%, 態度:5%, 技能・表現10:% アントレプレナーシップ教育:本講義では取り扱わない.
DP1 知識・理解	
DP2 思考判断	
DP3 関心意欲	
DP4 態度	
DP5 技能・表現	